

表 835-11

无锡中微爱芯电子有限公司

Wuxi I-CORE Electronics Co., Ltd.

版次:B3

编号: CD3312-AX-YX-A013



产品说明书

说明书发行履历:

版本	发行时间	新制/修订内容			
2010-01-A1	2010-01	更换新模板			
2012-01-B1	2012-01	增加说明书编号及发行履历			
2019-04-B2	2019-04	更换新模板			
2022-01-B3	2022-01	修改订购信息			

Wuxi I-CORE Electronics Co., Ltd.

版次:B3

编号: CD3312-AX-YX-A013

1、概 述

CD3312 是一种具有音量、音调(低音、高音)、平衡度(左、右)和响度(前、后)控制的音频处理电路,适用高品质的汽车收、放音机和高保真的音响系统中。该电路提供了 4 个增益可选择的立体声输入和外部响度控制功能。所有的控制均通过可与微机连接的串行 I²C 总线来操作。

由于采用了高性能的双极/CMOS 工艺技术,实现了低失真、低噪声和低直流电平漂移。

CD3312 主要应用于车卡、Hi-Fi 音响系统、LCD 监视器。其主要特点如下:

- CMOS 工艺
- 简易外部结构
- 高音和低音控制

表 835-11

- 有响度控制功能
- 四路立体声信号输入及增益可选择
- 输入与输出端可与外部均衡器和噪声抑制电路匹配
- 可独立控制衰减和平衡度的 4 路扬声器输出
- 独立的静音控制功能
- 音量控制 1.25dB/每级
- 低失真
- 低噪声和 DC 漂移
- 所有的功能均通过串行 I²C 总线控制
- 封装形式: SOP32

订购信息:

管装:

产品料号	封装形式	打印标识	管装数	盒装管	盒装数	备注说明
CD3312SA32.TB	SOP32	CD3312	20 PCS/管	80 管/盒	1600 PCS/盒	塑封体尺寸: 20.98mm×7.52mm 引脚间距: 1.27mm

编带:

产品料号	封装形式	打印标识	编带盘装数	编带盒装数	备注说明
CD3312SA32.TR	SOP32	CD3312	1000 PCS/盘	2000 PCS/盒	塑封体尺寸: 20.98mm×7.52mm 引脚间距: 1.27mm

注: 如实物与订购信息不一致,请以实物为准。



Wuxi I-CORE Electronics Co., Ltd.

版次:B3

编号: CD3312-AX-YX-A013

2、功能框图及引脚说明

表 835-11

2.1、功能框图

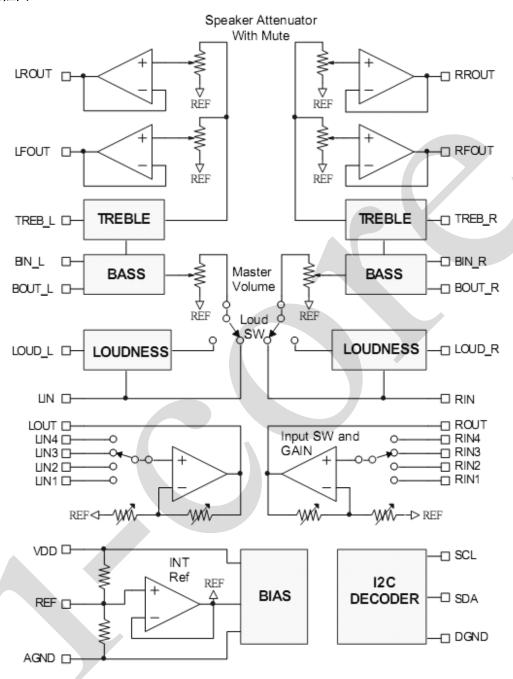


图 1、功能框图



Wuxi I-CORE Electronics Co., Ltd.

Nuxi I-CORE Electronics C 版次:B3

编号: CD3312-AX-YX-A013

2.2、引脚排列图

表 835-11

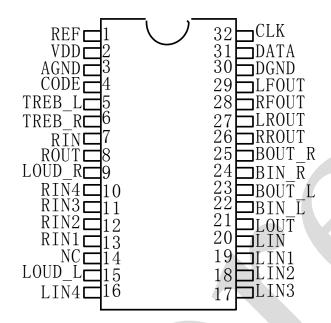


图 2、引脚图

2.3、引脚说明

引脚	符号	功能	引脚	符号	功能
1	REF	外接电容	17	LIN3	左声道输入3
2	VDD	电源电压	18	LIN2	左声道输入2
3	AGND	模拟地	19	LIN1	左声道输入1
4	CODE	地址码选择开关,内 置上拉电阻	20	LIN	外接电容
5	TREB_L	高音控制网络L	21	LOUT	外接电容
6	TREB_R	高音控制网络 R	22	BIN_L	左声道低音网络输入
7	RIN	外接电容	23	BOUT_L	左声道低音网络输出
8	ROUT	外接电容	24	BIN_R	右声道低音网络输入
9	LOUD_R	响度控制 R	25	BOUT_	右声道低音网络输出
10	RIN4	右声道输入4	26	RROUT	右后置输出
11	RIN3	右声道输入3	27	LROUT	左后置输出
12	RIN2	右声道输入2	28	RFOUT	右前置输出
13	RIN1	右声道输入1	29	LFOUT	左前置输出
14	NC	悬空	30	DGND	数字地
15	LOUD_L	响度控制 L	31	DATA	总线数据输入
16	LIN4	左声道输入4	32	CLK	总线时钟输入



Wuxi I-CORE Electronics Co., Ltd.

版次:B3

编号: CD3312-AX-YX-A013

第 5 页 共 15 页

版本: 2022-01-B3

3、电特性

3.1、 极限参数(除非另有规定, Tamb=25℃)

表 835-11

参数名称	符号	条件	额定值	单位
电源电压	VDD	_	10	V
工作温度	Topr	_	<i>-</i> 40∼+85	$^{\circ}$ C
贮存温度	Tstg	_	-55~+150	$^{\circ}$ C
焊接温度	$T_{\rm L}$	10 秒	250	$^{\circ}$ C

3.2、推荐使用条件

参数名称	符号		单位		
多 双石柳	111 7	最小	典型	最大	辛匹
电源电压	VDD	6	9	10	V
最大输入信号	Vcl	2	74	1	Vrms
总谐波失真	THD	_	0.01	0.1	%
信噪比	S/N	_	106	_	dB
通道分离度,f=1kHz	Sc	1	103		dB
音量控制: 1.25dB/级	_	-78.75		0	dB
低音和高音控制: 2 dB/级	_	-14		+14	dB
响度和平衡控制: 1.25dB/级	_	-38.75	-	0	dB
输入增益: 3.75 dB/级		0		11.25	dB
静音衰减			100	_	dB



Wuxi I-CORE Electronics Co., Ltd.

版次:B3

编号: CD3312-AX-YX-A013

3.3、电气特性

表 835-11

(请参考测试线路,若无特别说明,Tamb=25℃,VDD=9.0V, R_L =10K Ω , R_G =600 Ω ,所有控制均为平坦状态,f=1KHz,G=0)

参数	符号	测试条件	最小	典型	最大	单位
电源部分			•		•	•
工作电源电压	VDD	_	6	9	10	V
工作电源电流	Is	_	_	20.0	35.0	mA
电源纹波抑制比	SVR	_	60	80		dB
输入选择部分						
输入阻抗	R_{II}	输入端 1, 2, 3	35	50	70	ΚΩ
最大输入电压	V_{CL}	_	2	2.5	_	Vrms
输入信号分离度	S_{IN}	_	80	100	_	dB
输出负载	R_{L}	7,17 脚	4	—	_	ΚΩ
最小输入增益	G _{IN(MIN)}	_	-1	0	1	dB
最大输入增益	G _{IN(MAX)}	_	7	11.25		dB
步阶分辨率	G_{STEP}	_	_	3.75	_	dB
输入噪声	$e_{\rm IN}$	G=11.25 dB	_	2		uV
直流电平漂移	V _{DC}	两相邻增益级	_	4	20	mV
且孤电上标物	V DC	G=18.75 至静音		4	_	mV
低音控制部分						
控制范围	G_{B}	最大提升/衰减	±12	±14	±16	dB
步阶分辨率	B _{STEP}	-	1	2	3	dB
内部反馈电阻	R _B		34	44	58	ΚΩ
高音控制部分						
控制范围	Gt	最大提升/衰减	±13	±14	±15	dB
步阶分辨率	T_{STEP}		1	2	3	dB
音频输出部分						
最大输出电压	V _{OCL}	THD=0.3%	2	2.5		Vrms
输出负载	R_{L}		4	_		ΚΩ
输出负载 电容	C_{L}	_	_	_	10	nF
输出阻抗	R _{OUT}	_	30	75	120	Ω
输出直流电平	V _{OUT}	_	4.2	4.5	4.8	V
综合指标						
		带宽 20~20kHz,				
		平坦,输出静音	_	2.5	_	uV
输出噪声	e _{NO}	带宽 20~20kHz,				
		平坦,所有增益=0dB	_	5	15	uV
		A 曲线,所有增益=0dB	_	3	_	uV
信噪比	S/N	所有增益=0dB, V0=1Vms	_	106	_	dB
上 古 庄	TUD	$Av=0,V_{IN}=10mV$	_	0.01	0.1	%
失真度	THD	$Av=-20dB$, $V_{IN}=1Vrms$	_	0.09	0.3	%



表 835-11

无锡中微爱芯电子有限公司

Wuxi I-CORE Electronics Co., Ltd.

版次:B3

编号: CD3312-AX-YX-A013

第 7 页 共 15 页

版本: 2022-01-B3

		$Av=-20dB, V_{IN}=0.3Vrms$	_	0.04	_	%
左/右声道分离度	Sc	_	80	103	_	dB
总声道不平衡度		Av=0 至-20dB	_	0	1	dB
总户坦个干倒及	_	Av=-20 至-60dB	_	0	2	dB
	•	总线输入部分	•	•		
输入低电平电压	$V_{\rm IL}$	_	_	_	1	V
输入高电平电压	V_{IH}	_	3	_	_	V
输入电流	I _{IN}	_	-5	_	+5	uA
SDA 应答输出电压	Vo	Io=1.6mA	_	-	0.4	V
	•	音量控制部分				
输入阻抗	R _{IV}	_	20	33	50	ΚΩ
控制范围	Crange	_	70	75	80	dB
最小衰减量	Av _(MIN)	_	-1	0	1	dB
最大衰减量	Av _(MAX)	_	70	75	80	dB
步阶分辨率	A _{STEP}	_	0.5	1.25	1.75	dB
衰减误差	E	Av=0 至-20dB	-1.25	0	1.25	dB
表 侧 庆左	E_A	Av=-20 至-60dB	-3		2	dB
平衡误差	E _T	-		_	2	dB
直流电平漂移	V_{DC}	两相邻增益级		0	3	mV
且抓电上标物	V DC	从 0dB 至最大衰减		0.5	7.5	mV
		输出衰减器部分				
控制范围	Crange	_	3.5	37.5	40	dB
步阶分辨率	S_{STEP}	_	0.5	1.25	1.75	dB
衰减误差	E _A		_	_	1.5	dB
输出静音衰减	A _{MUTE}	_	80	100	_	dB
直流电平漂移	V_{DC}	两相邻增益级	_	0	3	mV
旦伽电上标物	V DC	从 0dB 至静音		1	10	mV
	•					



Wuxi I-CORE Electronics Co., Ltd.

版次:B3

编号: CD3312-AX-YX-A013

4、典型应用线路与应用说明

表 835-11

4.1、应用线路图

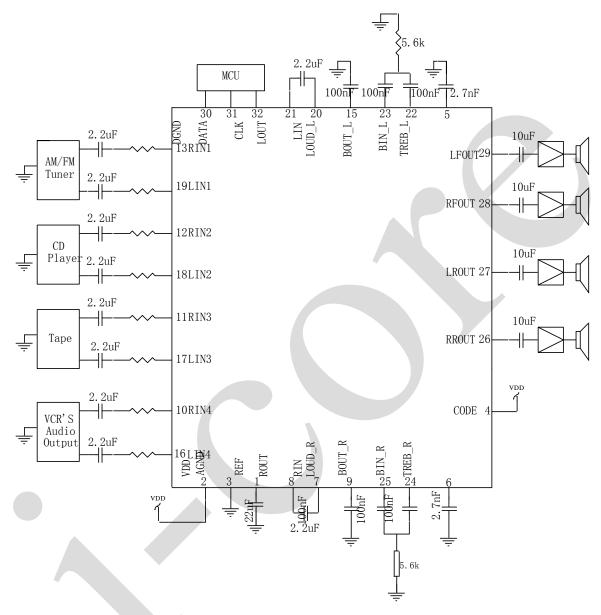


图 3、典型应用图



Wuxi I-CORE Electronics Co., Ltd.

版次:B3

编号: CD3312-AX-YX-A013

4.2、应用功能说明

表 835-11

4.2.1、I²C 总线接口

微处理器与 CD3312 之间的相互数据传送与交换通过 2 线的 I^2C 总线来实现。该总线界面含有 SDA(数据)和 SCL(时钟)两个端子。(此两端子都必须接上拉电阻至正电源)

4.2.2、数据的有效传送

如下图所示, SCL 时钟线为高电平时, SDA 数据线上的数据必须保持稳定, 只有在时钟线为低电平时, 数据才允许变化。

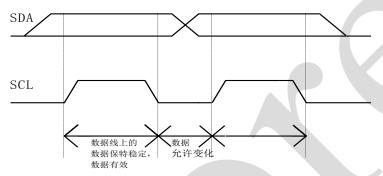


图 4、数据传输

4.2.3、起始和结束状态

如下图所示,起始状态的标致是 SCL 为高电平时,SDA 由高电平向低电平转换;结束状态的标致是 SCL 为高电平时,SDA 由低电平向高电平转换。

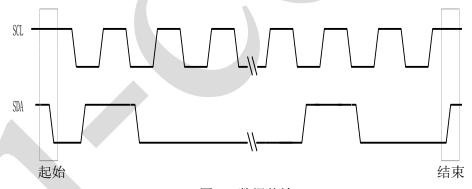


图 5、数据传输

4.2.4、字节的构成

通过 SDA 数据线传送的每个字节必须是 8 位的,每一字节之后必须紧跟一应答位。字节的最高位最先传送。

Wuxi I-CORE Electronics Co., Ltd.

版次:B3

编号: CD3312-AX-YX-A013

4.2.5、应响信号

表 835-11

主控制器(单片机)在应答时钟脉冲期间将 SDA 数据限制为高阻态的高电平,(见下图)。被控制器件(此处为 CD3312 音频处理器)在应答时,必须在应答时钟脉冲期间将 SDA 数据线拉为低电平,并在此脉冲期间一直保持为低电平。已进行地址编码的 CD3312 音频处理器在收到每一个控制字节信号时,都必须给出应答信号。否则 SDA 数据线在应答时钟脉冲期间将维持在高电平,这时,主控制器将会发出一停止信号以中断信号的传送。

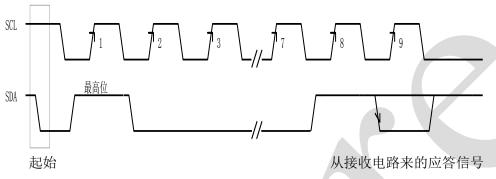


图 6、应答信号

4.2.6、没有应答信号的数据传送

为避免检测此音频处理器的应答信号,微处理器也可以采用一种简单的数据传输方式,即简单地等待一个时钟周期而不去检测被控制电路的应答信号,并继续送新的数据。采用这种方式可能会导致音频处理器的误动作,并会降低系统的抗干扰能力。

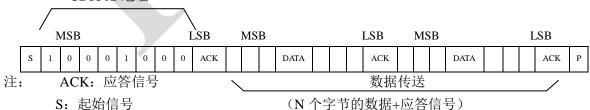
4.3、软件规格

4.3.1、接口协议

接口协议包括以下几点:

- 传输起始条件
- 包含有 CD3312 的地址码(此 8 位地址码的第 8 位必须为 "0")。CD3312 在每次收到一个字节的传送信号后,必须给出一个应答信号。
- 数据信号的顺序(N个字节的数据+应答信号)
- 传输结束条件(请参阅下图)

CD3312 地址



P: 结束信号

最大时钟速率: 100Kbits/秒



Wuxi I-CORE Electronics Co., Ltd.

版次:B3

4.3.2、CD3312 的地址码分配如下:

1 (县京台)	Λ	Λ	Λ	1	Λ	Λ	0 (是任位)
1 (敢尚位)	U	U	U	1	U	U	0(敢饿似)

4.3.3、控制数据字节格式

表 835-11

最高位							最低位	功能
0	0	B2	B1	В0	A2	A1	A0	音量控制
1	1	0	B1	В0	A2	A1	A0	后置左声道衰减
1	1	1	B1	В0	A2	A1	A0	后置右声道衰减
1	0	0	B1	В0	A2	A1	A0	前置左声道衰减
1	0	1	B1	В0	A2	A1	A0	前置右声道衰减
0	1	0	G1	G0	S2	S1	S0	音频选择开关
0	1	1	0	C3	C2	C1	C0	低音控制
0	1	1	1	C3	C2	C1	C0	高音控制

注: Ax=1.25dB/级; Bx=10dB/级; Cx=2dB/级; Gx=3.75dB/级

4.3.4、音量控制

最高位							最低位	功能
0	0	B2	B1	В0	A2	A1	A0	音量控制每级 1.25dB
					0	0	0	0
					0	0	1	-1.25
					0	1	0	-2.5
					0	1	1	-3.75
					1	0	0	-5
					1	0	1	-6.25
					1	1	0	-7.5
					1	1	1	-8.75
0	0	B2	B1	В0	A2	A1	A0	音量控制每级 10dB
		0	0	0				0
4		0	0	1				-10
		0	1	0				-20
		0	1	1				-30
		1	0	0				-40
		1	0	1				-50
		1	1	0				-60
		1	1	1				-70

例如: 音量衰减-45dB 的码为 00100100

编号: CD3312-AX-YX-A013



Wuxi I-CORE Electronics Co., Ltd.

版次:B3

编号: CD3312-AX-YX-A013

4.3.5、四个通道的输出衰减控制

表 835-11

最高位							最低位	功能
1	0	0	B1	В0	A2	A1	A0	前置左声道衰减
1	0	1	B1	В0	A2	A1	A0	前置右声道衰减
1	1	0	B1	В0	A2	A1	A0	后置左声道衰减
1	1	1	B1	В0	A2	A1	A0	后置右声道衰减
					0	0	0	0
					0	0	1	-1.25
					0	1	0	-2.5
					0	1	1	-3.75
					1	0	0	-5
					1	0	1	-6.25
					1	1	0	-7.5
					1	1	1	-8.75
			0	0				0
			0	1				-10
			1	0				-20
			1	1				-30
bol I V	· III / · \		1	1	1	1	1	静音

例如: 前置右声道衰减-25dB 的码为 10110100

4.3.6、音频开关

最高位							最低位	功能
0	1	0	G1	G0	S2	S1	S0	音频开关
						0	0	立体声信源 1
						0	1	立体声信源 2
						1	0	立体声信源 3
						1	1	立体声信源 4
4					0			响度"开"
					1			响度"关"
			0	0				+11.25dB
			0	1				+7.5dB
			1	0				+3.75dB
			1	1				0dB

例如:选择音频输入 2,增益为 7.5dB,响度"开"的码为 01001001



Wuxi I-CORE Electronics Co., Ltd.

编号: CD3312-AX-YX-A013

14

第 13 页 共 15 页

版本: 2022-01-B3

版次:B3

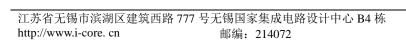
4.3.7、低音和高音控制

表 835-11

最高位							最低位	功能	
0	1	1	0	C3	C2	C1	C0	低音	
0	1	1	1	C3	C2	C1	C0	高音	
				0	0	0	0	-14	
				0	0	0	1	-12	
				0	0	1	0	-10	
				0	0	1	1	-8	
				0	1	0	0	-6	
				0	1	0	1	-4	
				0	1	1	0	-2	
				0	1	1	1	0	
				1	1	1	1	0	
				1	1	1	0	2	
				1	1	0	1	4	
				1	1	0	0	6	
				1	0	1	1	8	
				1	0	1	0	10	
				1	0	0	1	12	

C3 为符号位。

例如: 低音衰减-10dB 的码为 01100010





Wuxi I-CORE Electronics Co., Ltd.

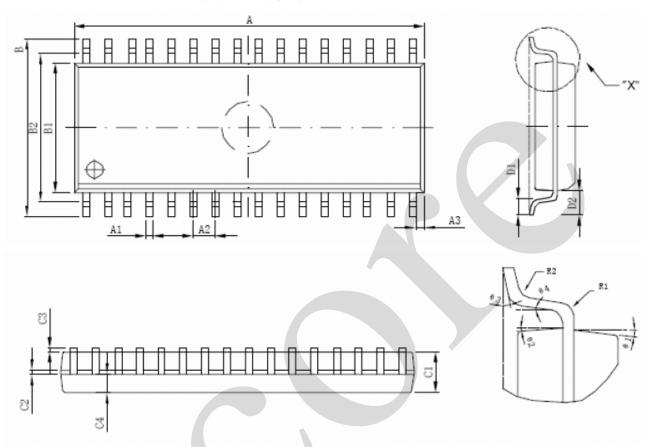
版次:B3

编号: CD3312-AX-YX-A013

5、封装尺寸与外形图

表 835-11

5.1、SOP32(SOP32-300-1.27)外形图与封装尺寸



尺寸 标注	最 小(mm)	最 大(mm)	尺寸 标注	最 小(mm)	最 大 (mm)	
A	20.88	21.08	C4	0.99TYP		
A1	0.3	0.5	D1	0.55	0.95	
A2	1. 27	TYP	D2	1.45		
A3	0.77	TYP	R1			
В	10, 2	10.6	R2			
B1	7.42	7.62	θ 1	8°	ΓΥΡ	
B2	8.9	TYP	θ2	15°TYP		
C1	2.14	2.34	θ 3	4°TYP		
C2	0.2	0.32	θ 4	14°	TYP	
C3	0.10	0.25				



Wuxi I-CORE Electronics Co., Ltd.

WUXI I-CORE Electronics Co. 版次:B3

编号: CD3312-AX-YX-A013

6、声明及注意事项:

表 835-11

6.1、产品中有毒有害物质或元素的名称及含量

Н н н	有毒有害物质或元素										
部件名称	铅 (Pb)	汞 (Hg)	镉 (C d)	六阶铬 (Cr (VI))	多溴联 苯 (PBBs)	多溴联 苯醚 (PBD Es)	邻苯二甲酸二丁酯	邻苯二 甲酸丁 苄酯 (BBP)	邻苯二甲 酸二 (2- 乙基巳 基)酯 (DEHP)	邻苯二甲酸二异丁酯(DIBP)	
引线框	0	0	0	0	0	0	0	0	0	0	
塑封树 脂	0	0	0	0	0	0	0	0	0	0	
芯片	0	0	0	0	0	0	0	0	0	0	
内引线	0	0	0	0	0	0	0	0	0	O	
装片胶	0	0	0	0	0	0	0	0	0	0	
说明	○:表示该有毒有害物质或元素的含量在 SJ/T11363-2006 标准的检出限以下。 ×:表示该有毒有害物质或元素的含量超出 SJ/T11363-2006 标准的限量要求。										

6.2、注意

在使用本产品之前建议仔细阅读本资料;

本资料中的信息如有变化, 恕不另行通知;

本资料仅供参考,本公司不承担任何由此而引起的任何损失;

本公司也不承担任何在使用过程中引起的侵犯第三方专利或其它权利的责任。